

WO 2005/050494 A1



SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

規則4.17に規定する申立て:

- USのための発明者である旨の申立て (規則4.17(iv))

添付公開書類:

- 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

- (57) 要約: 多出力論理関数に対し、中間出力を有するLUT論理回路が合成可能な論理回路合成装置を提供する。
多出力論理関数 $f(X)$ の特性関数 $\chi(X,Y)$ の特性関数二分決定グラフ節点テーブル記憶手段8と、LUT記憶手段16と、特性関数二分決定グラフを所定の高さ lev の分割線で部分グラフ B_0, B_1 に分割し短絡除去処理を行う短絡除去手段11と、分割線における幅 W を計測するBDD幅計測手段12と、幅 W に基づき中間変数の個数を算出する中間変数算出手段13と、部分グラフ B_0 につきLUTを生成するLUT生成手段14と、中間変数の個数 u と等しい制御入力数を有する二分木を生成し、部分グラフ B_0 を二分木で置き換え、特性関数二分決定グラフを再構成するBDD再構成手段15とを備えた構成とした。